



SEMINAR EINLADUNG

am 5. November 2024
in Wetzlar

EINLADUNG ZUM KOSTENLOSEN EMV- UND ELEKTRONIKSEMINAR

AM 5. NOVEMBER 2024 IN WETZLAR

Die Würth Elektronik eiSos GmbH & Co. KG lädt Sie herzlich zum kostenlosen EMV- und Elektronikseminar am 5. November 2024 in Wetzlar ein.

Das Seminar wurde von Ingenieur:innen und Techniker:innen konzipiert und richtet sich an Personen, die an praxisorientierten Inhalten interessiert sind, um Unterstützung bei der Entwicklung fehlerfreier Elektronik und Geräte zu erhalten.

Themenschwerpunkte:

- Von der Theorie zur Praxis: Gleich- und Gegentaktstörungen
- EMI-Filter - Von der Komponente zum Design
- Best Practice Funkentwicklung
- Auswahl von Speicherdrosseln
- Derating bei Steckverbindern
- Warum altern Kondensatoren und wie die Alterung die Applikation beeinflussen kann
- Überspannungsschutz
- THR - Through Hole Reflow

Seminarort:

[Buderus Arena](#)

Wolfgang-Kühle-Straße 1

35576 Wetzlar

Dienstag, den 5. November 2024 von 9:00 Uhr bis ca. 16:30 Uhr

Bitte melden Sie sich bis 22.10.2024 an, da die Teilnehmerzahl begrenzt ist.
Die Anmeldung finden Sie hier: www.we-online.com/seminarwetzlar

Wir würden uns freuen, Sie zu unserem Seminar begrüßen zu dürfen.

Mit freundlichen Grüßen

Würth Elektronik eiSos GmbH & Co. KG

AGENDA ZUM KOSTENLOSEN SEMINAR

AM 5. NOVEMBER 2024 IN WETZLAR

| | |
|-----------|--|
| 9:00 Uhr | Get Together |
| 9:15 Uhr | EMV Vortrag Von der Theorie zur Praxis: Gleich- und Gegentaktstörungen – Prof. Dr. Xiaoying Wang (HTW Saar) |
| 10:00 Uhr | Kaffeepause |
| 10:30 Uhr | EMV Vortrag – EMI-Filter - Von der Komponente zum Design – Mario Möller (FAE WE) |
| 12:30 Uhr | Mittagspause |
| 13:30 Uhr | Wahlseminar 1 <ul style="list-style-type: none">▪ Best Practice Funkentwicklung - Oliver Krause (BDM WE)▪ Auswahl von Speicherdrosseln – Raphael Specht (FAE WE)▪ Derating bei Steckverbindern – Frank Gräber (FAE WE) |
| 14:45 Uhr | Kaffeepause |
| 15:15 Uhr | Wahlseminar 2 <ul style="list-style-type: none">▪ Warum altern Kondensatoren und wie die Alterung die Applikation beeinflussen kann - Frank Puhane (PM WE)▪ Überspannungsschutz - Mario Möller (FAE WE)▪ THR – Through Hole Reflow – Frank Gräber (FAE WE) |
| 16:30 Uhr | Offene Fragen und Ausklang |

Wahlseminar 1:

- **Best Practice Funkentwicklung - Oliver Krause (BDM WE)**
 - Planung eines Funkprojektes
 - μ C oder Modul Ansatz
 - Stolpersteine

- **Auswahl von Speicherdrosseln – Raphael Specht (FAE WE)**
 - Aufbau von Speicherdrosseln
 - Materialien und Auswahl
 - Messungen und Auslegung
 - Vergleichsmessung zwischen Spulengenerationen

- **Derating bei Steckverbindern – Frank Gräber (FAE WE)**
 - Resultat von zu hohen Temperaturen
 - Am häufigsten anwendbare Normen
 - Grunderwärmung, Wärmeableitung
 - Wie Sie Ihre Applikation temperaturstabil halten
 - Grunderwärmung, Wärmeableitung
 - Stromspitzen durch Anlaufströme (Inrush)

Wahlseminar 2:

- **Warum altern Kondensatoren und wie die Alterung die Applikation beeinflussen kann – Frank Puhane (PM WE):**
 - Warum ändert sich der Kapazitätswert über die Zeit?
 - Welche Unterschiede gibt es bei den verschiedenen Technologien?
 - Was kann ich dagegen tun?

- **Überspannungsschutz – Mario Möller (FAE WE):**
 - Überspannungsphänomene und deren Herkunft
 - Übersicht der Schutzelemente
 - Dimensionierung und Auswahl
 - Hinweise zu ESD-gerechtem Design

- **THR – Through Hole Reflow – Frank Gräber (FAE WE):**
 - Anforderungen an ein THR Produkt
 - Layout und Schablonenvorschläge
 - Prozess und Stufen der Verarbeitung